



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B09024-LAP-MVB-M

PART NO : _____

VERSION : V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目錄

1	軟體註冊	3
2	人機介面	5
3	使用說明	6



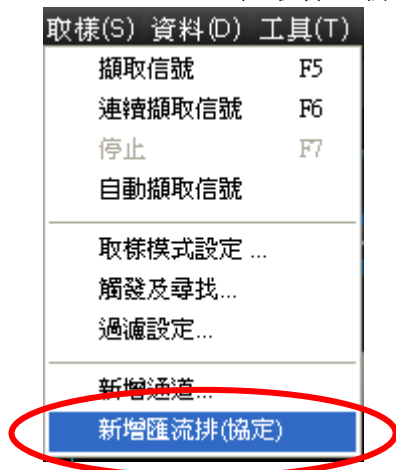
1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

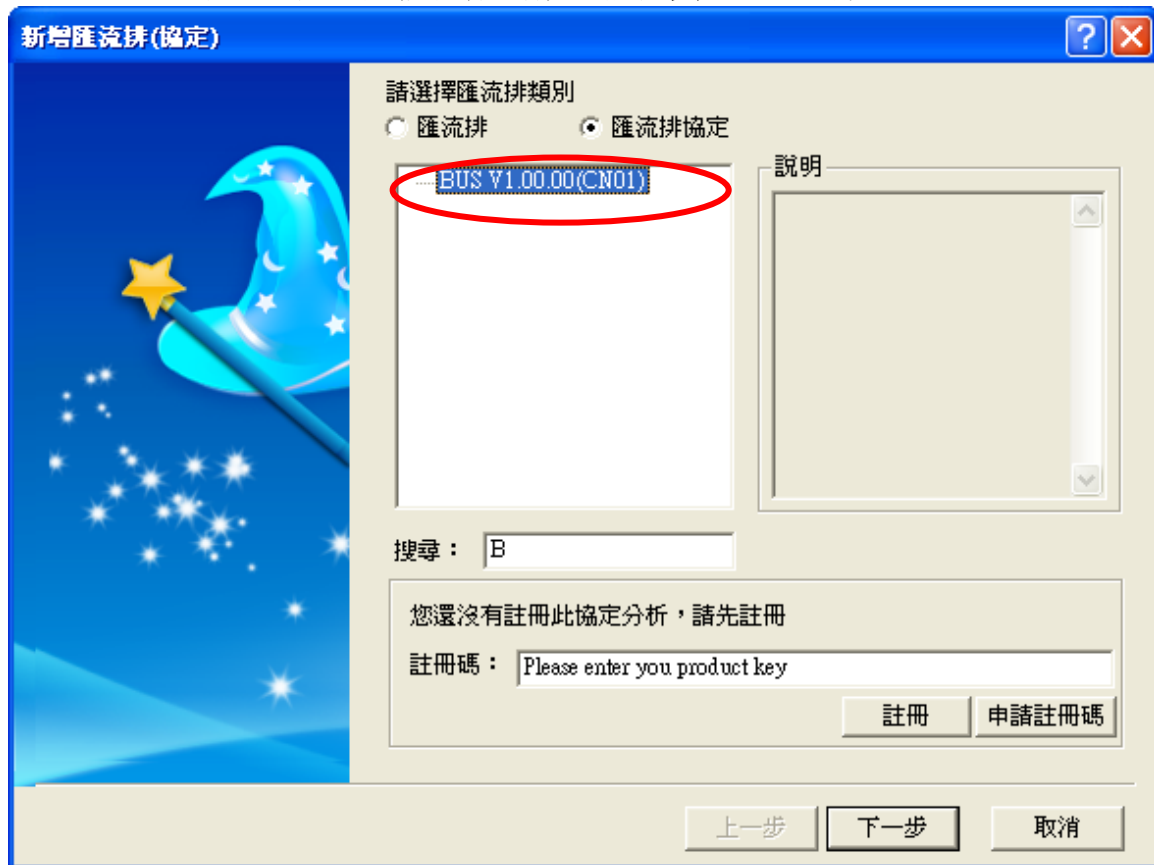
※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 **BUS** 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

STEP 1. 在取樣->新增匯流排(協定)功能表，調出新增匯流排(協定)對話框。



STEP 2. 在新增匯流排(協定)對話框，展開其它類，選擇 **BUS**。





STEP 3. 輸入該機型的 BUS 註冊碼，按下**註冊**按鈕。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

BUS V1.00.00(CN01)

說明

搜尋： B

您還沒有註冊此協定分析，請先註冊

註冊碼： Please enter your product key

註冊 申請註冊碼

上一步 下一步 取消

STEP 4. 成功註冊後，再按下**下一步**按鈕。

新增匯流排(協定)

請選擇匯流排類別

☐ 匯流排 ☒ 匯流排協定

BUS V1.00.00(CN01)

說明

搜尋： B

上一步 下一步 取消



2 人機介面

在設定頁，相關設定可參考下圖介面。

設定頁

通道設定：

MVB：資料信號線，只需一根信號線。

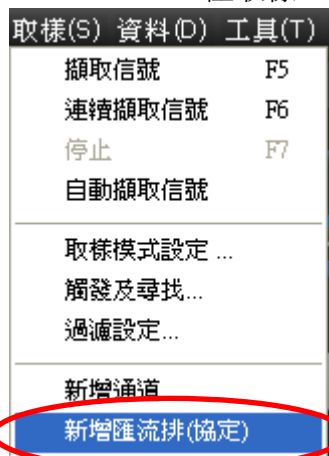
匯流排協定設定：

允許誤差：一個位元的時間寬度所允許的偏差值，預設 10%，MVB 的標準位寬度是 667ns，10% 偏差就是在 600-732ns 之間。另外可以選的數值是 5% 和 15%。

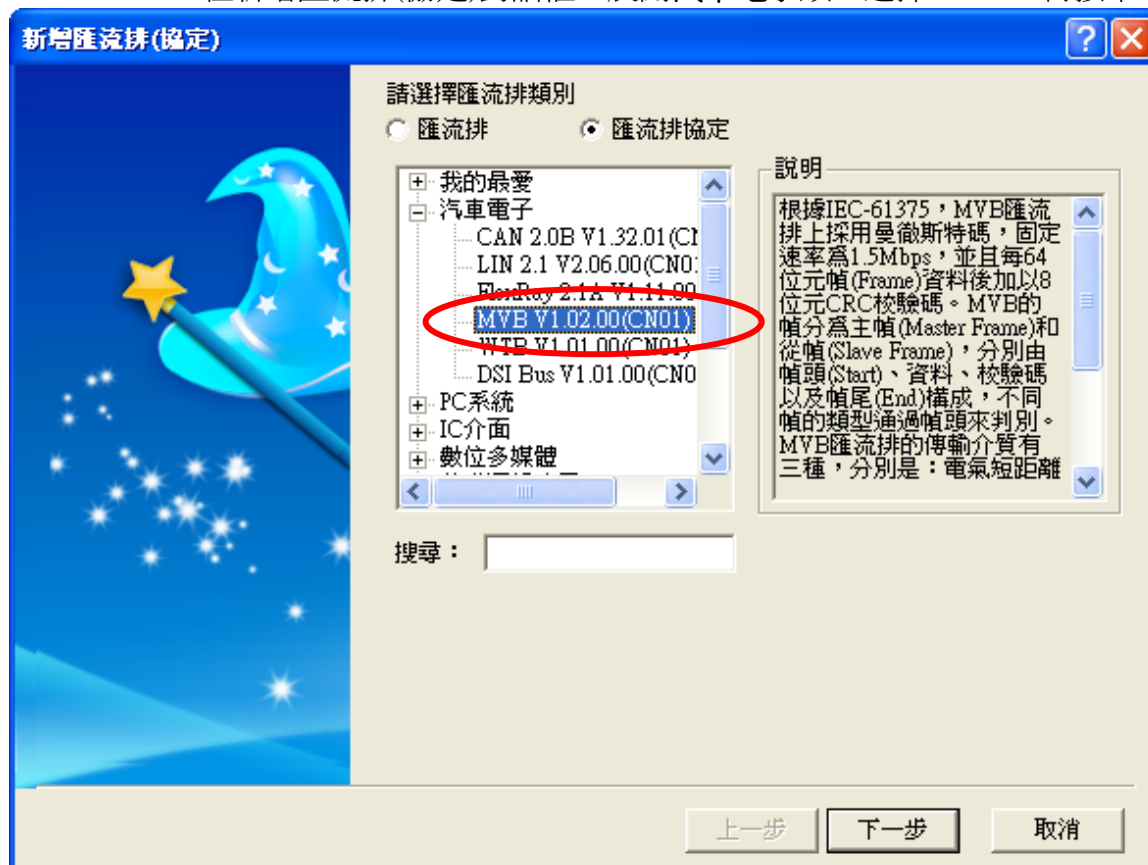
匯流排協定格式：使用者可自行設定各封包顏色。封包 F_Code, Address, Data, CRC/NCRC 使用者可自定義进制顯示，當啓用時，以模組进制顯示設定為準，不啓用時，以主程式設定資料格式為準。

3 使用說明

STEP 1. 在取樣->新增匯流排(協定)功能表，調出新增匯流排(協定)對話框。



STEP 2. 在新增匯流排(協定)對話框，展開汽車電子類，選擇 MVB，再按下下一步按鈕。





STEP 3. 設定頁中，進行通道設定。

MYB匯流排協定

通道設定

MVB: A0

匯流排協定設定

允許誤差: 10%

匯流排協定格式

項目	顏色	進制顯示	項目	顏色	進制顯示
Start		預設	Address		預設
MSD		預設	Data		預設
SSD		預設	CRC/NCRC		預設
F_Code		預設	End		預設

預設值 上一步 下一步 取消

STEP 4. 允許誤差可以根據需要選擇，預設為 10%。

MYB匯流排協定

通道設定

MVB: A0

匯流排協定設定

允許誤差: 10%

匯流排協定格式

項目	顏色	進制顯示	項目	顏色	進制顯示
Start		預設	Address		預設
MSD		預設	Data		預設
SSD		預設	CRC/NCRC		預設
F_Code		預設	End		預設

預設值 上一步 下一步 取消



STEP 5. 匯流排協定格式設定。

MYB匯流排協定

通道設定

MVB: A0

匯流排協定設定

允許誤差: 10%

匯流排協定格式

項目	顏色	進制顯示	項目	顏色	進制顯示
Start		預設	Address		預設
MSD		預設	Data		預設
SSD		預設	CRC/NCRC		預設
F_Code		預設	End		預設

預設值 上一步 下一步 取消

STEP 6. 按下下一步按鈕，完成所有設定。

MYB匯流排協定

通道設定

MVB: A0

匯流排協定設定

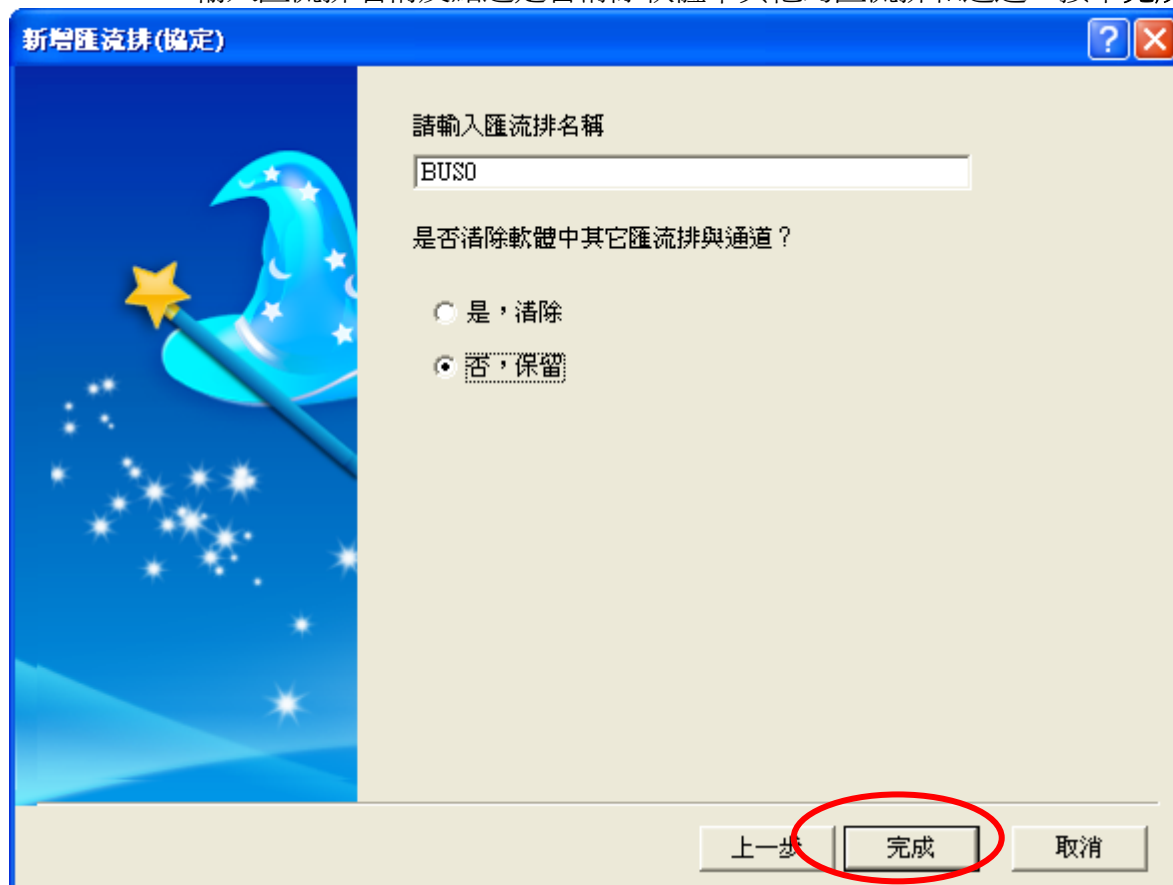
允許誤差: 10%

匯流排協定格式

項目	顏色	進制顯示	項目	顏色	進制顯示
Start		預設	Address		預設
MSD		預設	Data		預設
SSD		預設	CRC/NCRC		預設
F_Code		預設	End		預設

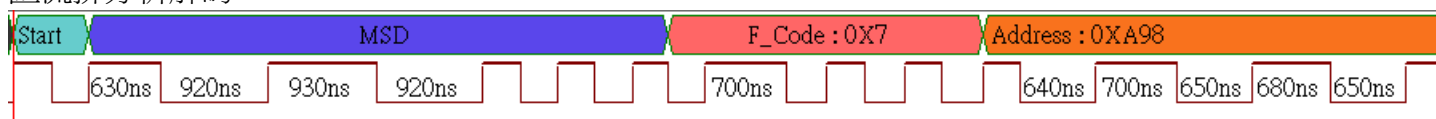
預設值 上一步 下一步 取消

STEP 7. 輸入匯流排名稱及點選是否清除軟體中其他的匯流排和通道，按下**完成**按鈕。



STEP 8. 匯流排協定分析模組解碼完成圖示，設定條件為上升緣，記憶深度為 128K，取樣頻率為 25MHz（取樣頻率最好是待測訊號的 10 倍以上）。

匯流排分析解碼



封包列表

全域視窗 匯流排封包列表 資料統計 記憶體分析列表									
封包 #	名稱	起始點	Start	MSD	F_Code	Address	CRC	End	
1	Bus1(MVB)	0ms	Start	MSD	7	A98	82	End	
封包 #	名稱	起始點	Start	SSD	Data	CRC	End		
2	Bus1(MVB)	0.02611ms	Start	SSD	1BYTES	DD	End		
封包 #	名稱	起始點	Start	MSD	F_Code	Address	CRC	End	
3	Bus1(MVB)	0.0523ms	Start	MSD	7	EC3	DD	End	
封包 #	名稱	起始點	Start	SSD	Data	CRC	End		
4	Bus1(MVB)	0.07841ms	Start	SSD	2BYTES	82	End		
封包 #	名稱	起始點	Start	MSD	F_Code	Address	CRC	End	
5	Bus1(MVB)	0.11534ms	Start	MSD	C	62C	39	End	