



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B09024-LAP-MVB-M

PART NO: _____

VERSION: V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	6
3	使用说明	9

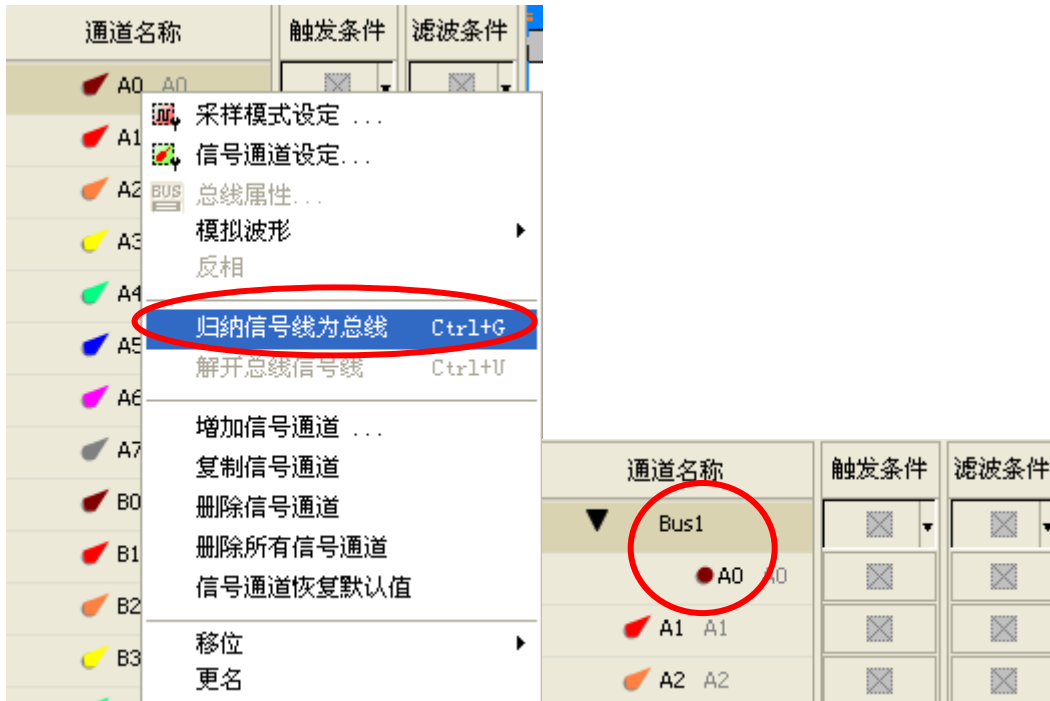
1 软件注册

软件注册请依照下列步骤进行注册。

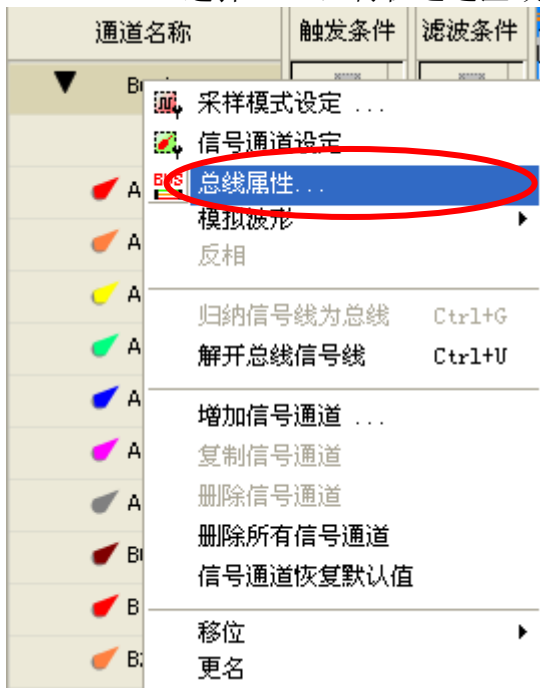
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。

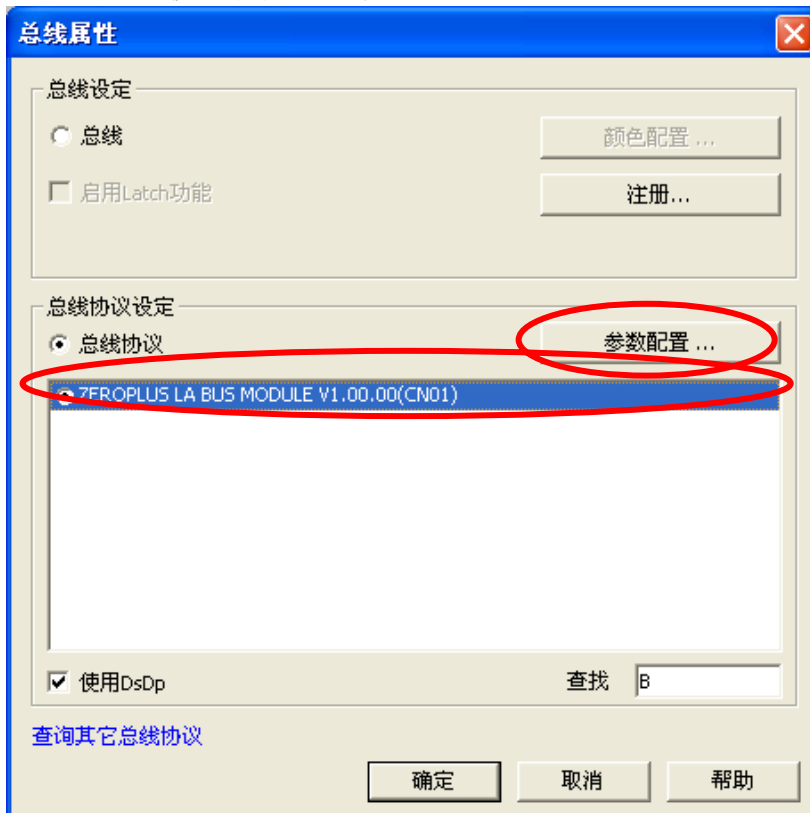


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

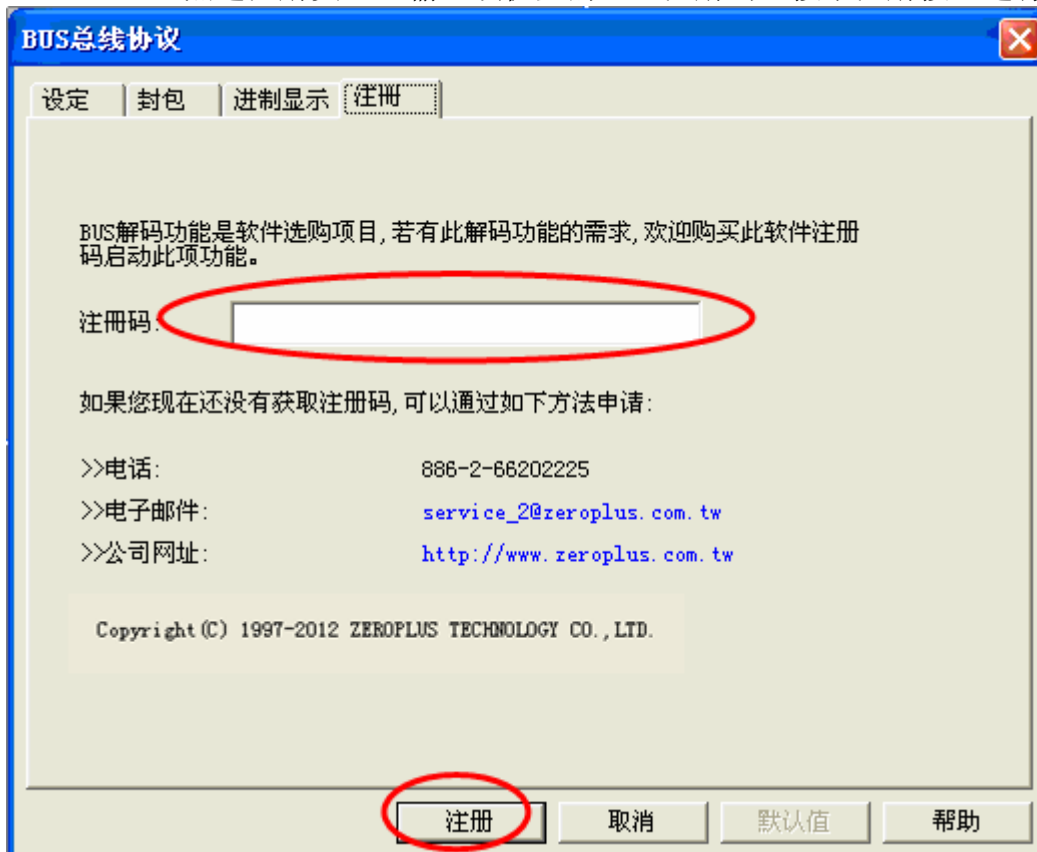




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

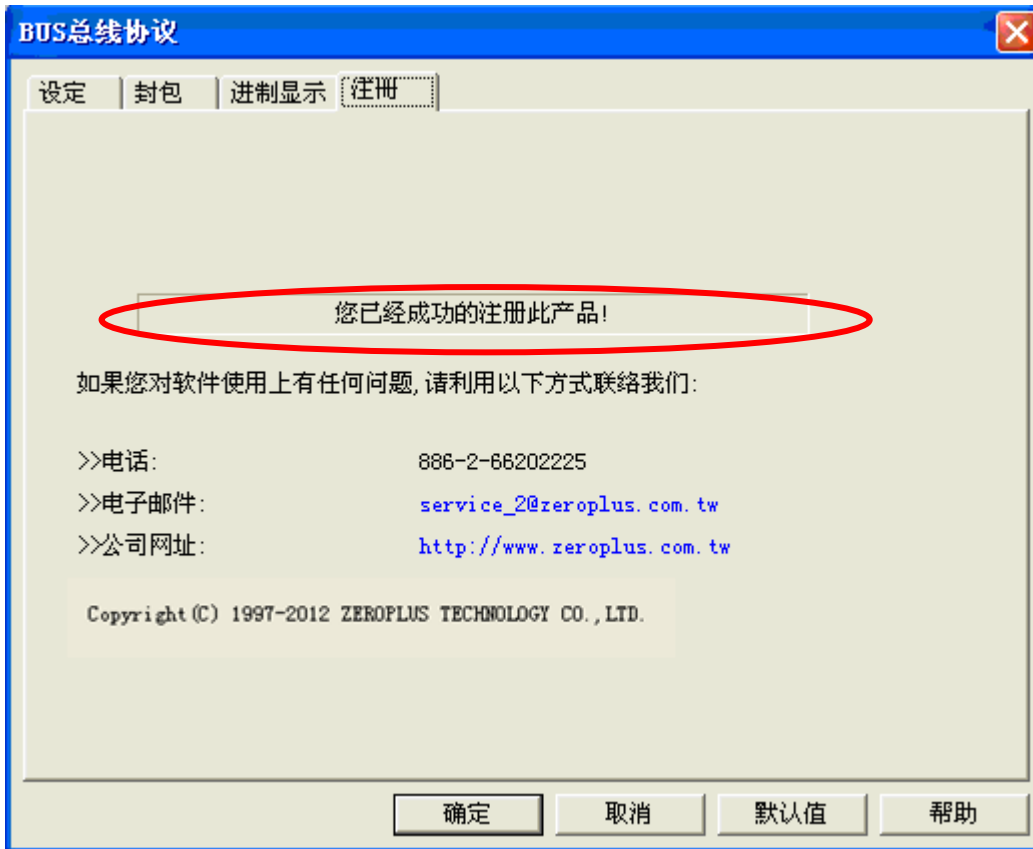


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

在设定页，相关设定可参考下图界面。

设定页

通道设定：

MVB：数据信号线，只需一根信号线。

总线协议设定：

允许误差：一个位的时间宽度所允许的偏差值，默认 10%，MVB 的标准位宽度是 667ns，10% 偏差就是在 600-732ns 之间。另外可以选的数值是 5% 和 15%。

总线协议颜色：使用者可自行设定颜色。



封包页

子项	颜色	子项	颜色
<input checked="" type="checkbox"/> Start	Light Blue	<input checked="" type="checkbox"/> Data	Green
<input checked="" type="checkbox"/> MSD	Purple	<input checked="" type="checkbox"/> CRC/NCRC	Grey
<input checked="" type="checkbox"/> SSD	Blue	<input checked="" type="checkbox"/> End	Red
<input checked="" type="checkbox"/> F_Code	Red		
<input checked="" type="checkbox"/> Address	Orange		

封包部分可依使用者需要，选择是否显示各子项及对相关颜色进行设定。

进制显示页

子项	进制
<input checked="" type="checkbox"/> 启动	
F_Code:	<input type="radio"/> 二进制 <input type="radio"/> 十进制 <input checked="" type="radio"/> 十六进制 <input type="radio"/> ASCII
Address:	<input type="radio"/> 二进制 <input type="radio"/> 十进制 <input checked="" type="radio"/> 十六进制 <input type="radio"/> ASCII
Data:	<input type="radio"/> 二进制 <input type="radio"/> 十进制 <input checked="" type="radio"/> 十六进制 <input type="radio"/> ASCII
CRC:	<input type="radio"/> 二进制 <input type="radio"/> 十进制 <input checked="" type="radio"/> 十六进制 <input type="radio"/> ASCII

封包 F_Code, Address, Data, CRC 使用者可自定义进制显示，当启用时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

注册页



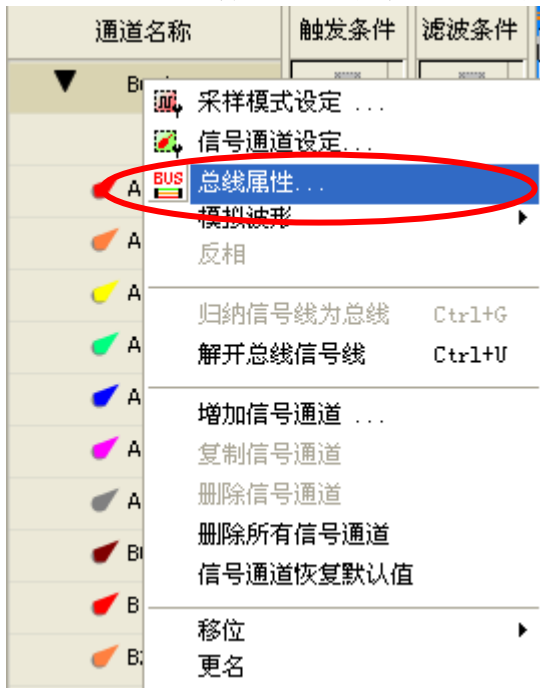
注册部分提供公司信息，使用者如有相关问题可拨打电话或发送电子邮件或进公司网址查询。

3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1，MVB 总线协议分析需 1 根信号线解码。

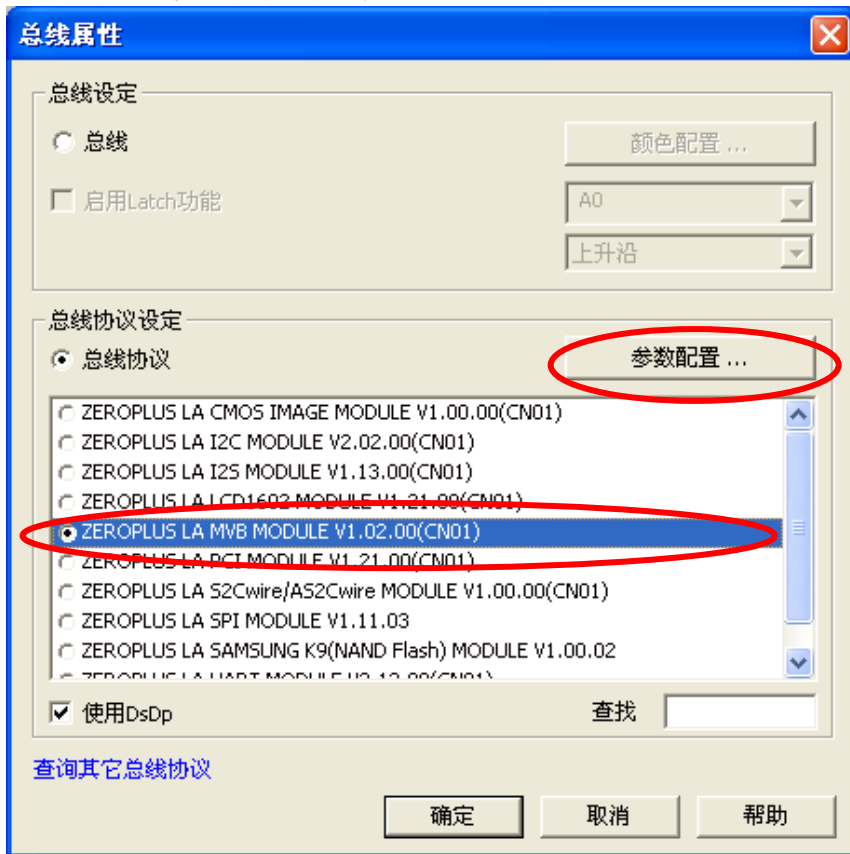


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。





STEP 3. 在总线属性对话框，点选 ZEROPLUS LA MVB MODULE V1.02.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

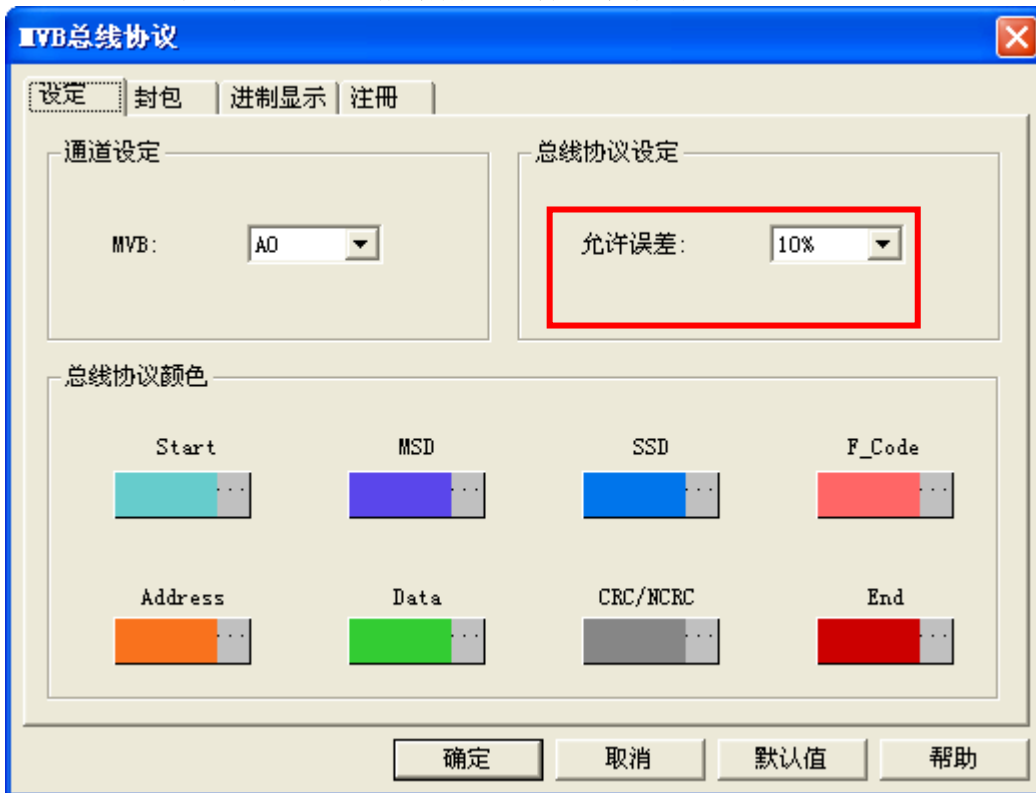


STEP 4. 设定页中，进行通道设定。

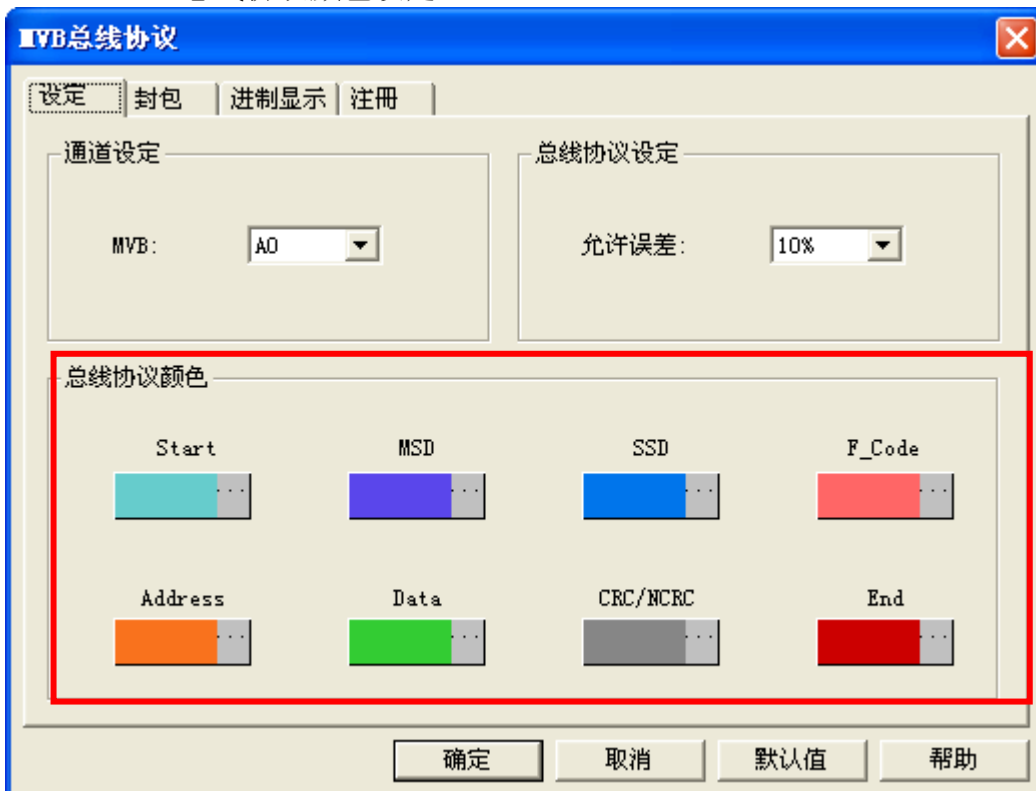




STEP 5. 允许误差可以根据需要选择，默认为 10%。

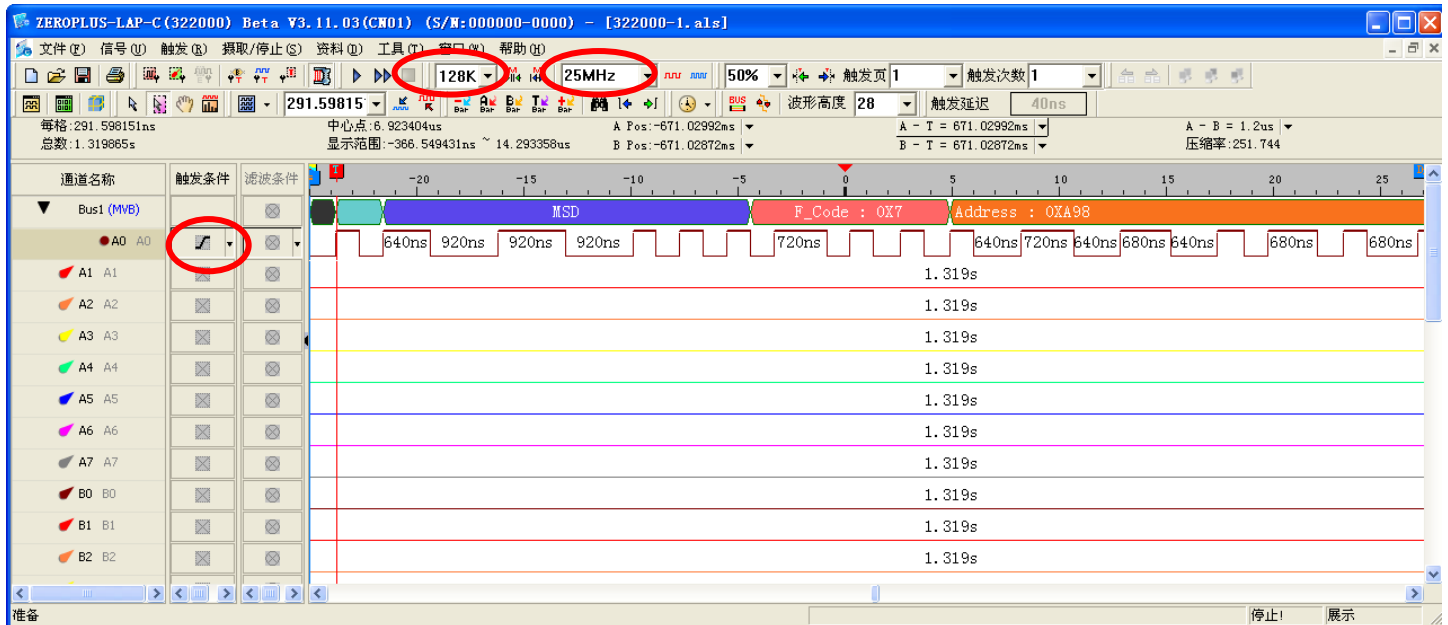


STEP 6. 总线协议颜色设定。



STEP 7. 总线协议分析模組译码完成图示，设定条件为上升沿，记忆深度为 128K，采样频率为 25MHz（采样频率最好是待测讯号的 10 倍以上）。

总线解码



封包列表

